

Аннотация. Сальник И.В. Оптимизация обучения физике в старшей школе средствами информационных технологий на основе синергетического подхода. *Современные информационные технологии не только расширяют возможности образовательных технологий, они являются основой виртуально ориентированной образовательной среды. Такая среда, в соответствии с современными тенденциями, построена на принципах синергетики. В процессе выполнения физического эксперимента ИКТ позволяют решить ряд проблем, связанных с реализацией синергетического подхода с целью оптимизации обучения физике в старшей школе.*

Ключевые слова: информационные технологии, виртуально ориентированная среда, физический эксперимент, синергетический подход.

Summary. Salnyk I.V. Optimization of learning physics in high school by means of information technologies on the basis of synergetic approach. *Modern information technologies not only expanding the possibilities of educational technologies, they are the foundation of virtual oriented learning environment. Such an environment, in accordance with modern trends, built on the principles of synergetic. During conducting of physics experiment ICT allow to solve a number of problems which related to the implementation of synergetic approach in order to optimize learning physics in high school.*

Keywords: information technologies, virtual oriented environment, physics experiment, synergetic approach.

Г. Сейтказы

студент

gulnazseytkazy@gmail.com

М. Г. Нурмухамбетов

студент

nurmuhambetov1997@mail.ru

Жетысуский государственный университет

имени Ильяса Жансугурова, г. Талдыкорган, Казахстан

Научный руководитель – Якимчук Н. В.

старший преподаватель

ОСОБЕННОСТИ ФУНКЦИОНИРОВАНИЯ МИКРОПРОЦЕССОРНЫХ СИСТЕМ

Понятие «Микропроцессорная система» очень широкое и объединяет такие понятия как «микропроцессор» и «система».

Микропроцессор это – процессор (устройство, отвечающее за выполнение арифметических, логических операций и операций управления, записанных в машинном коде), реализованный в виде одной микросхемы или комплекта из нескольких специализированных микросхем (в отличие от реализации процессора в виде электрической схемы на элементной базе общего назначения или в виде программной модели).

В свою очередь, *система* это – множество элементов, находящихся в отношениях и связях друг с другом, которое образует определённую целостность, единство.

Из этого стоит сделать вывод что, *микропроцессорная система* представляет собой функционально законченное изделие, состоящее из одного или нескольких устройств, главным образом из микропроцессора и микроконтроллера (микросхема, предназначенная для управления электронными устройствами).

Основу микропроцессорной системы составляет микропроцессор (процессор), который выполняет функции обработки информации и управления. Именно он, за исключением нескольких особых случаев, управляет всеми остальными устройствами. Остальные же устройства, такие, как ОЗУ (оперативно-запоминающее устройство), ПЗУ (постоянно-запоминающее устройство), АЛУ (арифметически-логического устройства), УУ (устройства управления) и порты ввода/вывода являются ведомыми.

Сразу после включения процессор начинает читать цифровые коды из той области памяти, которая отведена для хранения программ. Чтение происходит последовательно ячейка за ячейкой, начиная с самой первой. В ячейке записаны данные, адреса и команды. Команда – это одно из элементарных действий, которое способен выполнить микропроцессор. Вся работа микропроцессора сводится к последовательному чтению и выполнению команд. Другие же устройства, входящие в состав микропроцессорной системы, обслуживают процессор, помогая ему в работе [1].

Применение микропроцессорных систем практически во всех электрических устройствах – важнейшая черта технической инфраструктуры современного общества. Как нам известно, электроэнергетика, промышленность, транспорт, системы связи существенно зависят от компьютерных систем управления. А так же, микропроцессорные системы встраиваются в измерительные приборы, электрические аппараты, осветительные установки и д.р.

Помимо этого, микропроцессорная система включает в себя аппаратное обеспечение. Они предназначены для автоматизации обработки информации и управления различными процессами.

Главное в этой системе *микропроцессорное устройство (МПУ)* которое, представляет собой функционально и конструктивно законченную деталь, состоящее из нескольких микросхем, в состав которых входит микропроцессор. Оно предназначено для выполнения определённого набора функций: получение, обработка, передача, преобразование информации и управление.

Микропроцессорная система для программной обработки информации состоит из трех основных блоков: микропроцессора, блока памяти, устройства ввода – вывода. Блоки объединены тремя шинами: адреса, данных и управления [2].

Таким образом, *обязательными устройствами* для создания микропроцессорной системы являются порты ввода/вывода и отчасти память. Порты ввода/вывода связывают процессор с внешним миром, обеспечивая ввод информации для обработки и вывод результатов обработки, либо управляющих воздействий. К портам ввода подключают кнопки (клавиатуру), различные датчики; к портам вывода - устройства, которые допускают электрическое управление: индикаторы, дисплеи, контакторы, электроклапаны, электродвигатели и т.д.

Каждая микропроцессорная система (МПС) имеет свой собственный язык программирования - язык машинных команд или машинный язык и непосредственно может управляться программой, записанной только на этом языке. Машинный язык является цифровым и поэтому малоприменим для программирования, поскольку требует от программиста больших затрат времени для написания и отладки программы. По этой причине широкое распространение получили языки программирования, не совпадающие с машинными и более удобные для использования. По степени близости к машинному языку принято делить языки программирования на две группы: низкого и высокого уровней. Программа, написанная на одном из них, состоит из последовательности предложений, или операторов, и называется исходной программой или исходным модулем.

Это значит, что система работает так же, и с цифровой информацией, которая представляет собой последовательность цифровых кодов.

Как мы уже говорили, в основе любой микропроцессорной системы лежит микропроцессор, который способен воспринимать только двоичные числа (составленные из 0 и 1). Двоичные числа записываются посредством двоичной системы счисления. Например, в повседневной жизни мы пользуемся десятичной системой счисления, в которой для записи чисел используются десять символов или цифр 0,1,2,3,4,5,6,7,8,9. Соответственно в двоичной системе таких символов (или цифр) всего два – 0 и 1.

Необходимо понимать, что система счисления – это всего лишь правила записи чисел, и выбор типа системы определяется удобством применения. Выбор двоичной системы обусловлен её простотой, а значит надёжностью работы цифровых устройств и лёгкостью их технической реализации.

Два взаимосвязанных байта называется словом, 4 байта – двойное слово, 8 байт – четверённое слово. Почти вся информация, которая нас окружает, является аналоговой. Поэтому, прежде чем информация попадёт на обработку в процессор, она подвергается преобразованию посредством АЦП (аналого-цифровой преобразователь). Кроме того, информация кодируется в определённом формате и может быть числовой, логической, текстовой (символьной), графической, видео и другие.

В настоящее время, микропроцессорные системы находят все более широкое применение в измерителях вероятностных (статистических) характеристик. Иногда роль такой системы ограничена функцией управления взаимодействием блоков и узлов средства измерения, но во многих приборах микропроцессорная система решает совокупность прямых задач, создает дополнительные возможности [3].

Из этого стоит сделать вывод о том, что работа микропроцессорной системы в общих чертах заключается в следующей: Исходные данные и программа решения конкретной задачи введены (изготовителем прибора или пользователем) в память системы. Процедура автоматического решения задачи (обработки данных) включает ряд рабочих циклов, называемых циклами команды, которые повторяются до тех пор, пока не будет выполнена вся совокупность команд программы. За время цикла команды производится выборка очередной команды из запоминающего устройства, введение ее в микропроцессор, определение вида операции и операндов, которые будут участвовать в данной операции, извлечение этих операндов из ОЗУ или внутренней памяти микропроцессора, выполнение операции, соответствующей ее коду в команде, направление в запоминающее устройство и помещение в нем результата исполненной операции. После проведения всех операций, предусмотренных программой, микропроцессорная система выдает результат решения задачи, который выводится через устройство вывода на дисплей, печатающее устройство, графопостроитель, цифро-аналоговый преобразователь или блок запоминания цифровой информации.

Литература

1. Балашов Е. П., Григорьев В. Л., Петров Г. А. Микро- и мини-ЭВМ. – Л.: Энергоатомиздат, 1984. – 376 с.
2. Ершова Н. Ю., Иващенко О. Н., Курсков С. Ю. Микропроцессоры. – Санкт-Петербург, 2002.
3. Микропроцессоры: в 3-х кн. / под ред. С. В. Преснухина. – М.: Высшая школа, 1986. – Кн.1. – 495 с. – Кн. 2. – 383 с. – Кн. 3. – 351 с.

Аннотация. Сейтказы Г., Нурмухамбетов М.Г. Особенности функционирования микропроцессорных систем. Изучение возможностей применения и особенностей построения микропроцессорной системы. Для достижения указанной цели изучены общие тенденции развития и построения микропроцессорной системы, детально рассмотрены особенности устройств.

Ключевые слова: микропроцессор, система, определение, классификация, закономерности развития, области применения.

Анотація. Сейтказы Г., Нурмухамбетов М.Г. Особливості функціонування мікропроцесорних систем. Вивчення можливостей застосування і особливостей побудови мікропроцесорної системи. Для досягнення вказаної мети вивчені загальні тенденції розвитку і побудови мікропроцесорної системи, детально розглянуті особливості пристроїв.

Ключові слова: мікропроцесор, система, визначення, класифікація, закономірності розвитку, сфери застосування.

Summary. Seitkazy G. Nurmukhambetov M. G. Features of operation of microprocessor systems. Study of the possibilities of application and features of the construction of the microprocessor system. To achieve this goal studied the general trends in the development and construction of the microprocessor system in detail the features of the devices.

Keywords: the microprocessor system, definition, classification, patterns of development, application.

О. В. Семеніхіна

доктор педагогічних наук, доцент
e.semenikhina@fizmatssp.u.sumy.ua

М. Г. Друшляк

кандидат фізико-математичних наук
marydru@mail.ru

Сумський державний педагогічний університет імені А.С.Макаренка, м. Суми

ВІЗУАЛІЗАЦІЯ КЛАСИЧНИХ ЗАДАЧ ТЕОРІЇ ЙМОВІРНОСТЕЙ У ПРОГРАМАХ ДИНАМІЧНОЇ МАТЕМАТИКИ

Стохастична лінія є важливим розділом сучасного курсу шкільної математики. Ця тема складна з позицій візуалізації. Тому вчителі усіяко намагаються залучити до її вивчення різні комп'ютерні засоби, в тому числі програми динамічної математики.

У роботі [1] нами проведено порівняльний аналіз комп'ютерного інструментарію програм *GeoGebra 5.0* та *Gran1* при розв'язуванні типових задач курсу статистики. Аналіз науково-методичних джерел щодо використання інформаційних технологій при вивченні теорії ймовірності та основ статистики дозволяє стверджувати, що програми *GeoGebra 5.0* та *Gran1* є найбільш зручними у використанні та найбільш вдалим з точки зору візуалізації результатів експериментів з випадковими величинами. Але в останні роки до програм такого класу можна додати *Математический конструктор 6.0*, куди розробники додали інструментарій, який підтримує вивчення теорії ймовірностей та статистики [2]. На жаль програма *МК 6.0* є ліцензійною, але компанія ІС дозволяє безкоштовно завантажувати *МК-плеер* та колекцію інтерактивних моделей [3]. Ці моделі описують класичні задачі: візуалізація експерименту з кульками (рис.1), дослід Бюффона з голкою (рис.2).

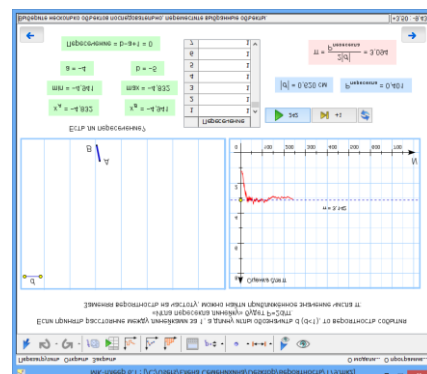
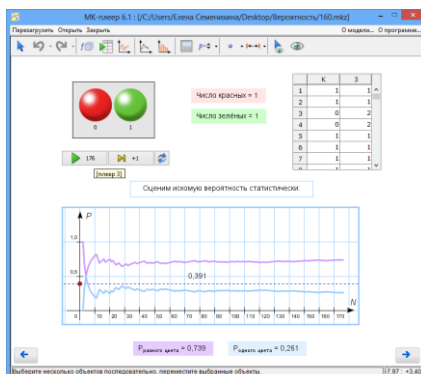


Рис. 1. Візуалізація експерименту з кульками Рис. 2. Візуалізація дослід Бюффона з голкою

Розглянуті моделі використовують статистичне означення ймовірності на основі серії випадкових випробувань, при цьому використання комп'ютера дозволяє істотно збільшити кількість випробувань.